スピントロニクスの現状と 次世代デバイスへの展望

鈴木義茂

大阪大学基礎工学研究科 物質創成専攻物性物理工学領域



1. 磁石と磁気記録



マグネタイト(Fe₃O₄)が小アジアのマグネシア地方で産出 磁石は「賢者の石」と呼ばれることもある鉱物だった





Poulsen の最初の磁気録音機 Telegraphone, 1898 ドラムにワイヤーが巻いてある(ら しい?)



1959, Toshiba Helical scan VTR



Sony Walkman portable audio cassette player in 1979.

In the 20-year history of the Walkman devices, 100 million units were sold in the U.S. creating a \$1 billion industry



Card reader from Kimaldi

http://history.sandiego.edu/gen/recording/mag/p0.html



Head assembly of ST412 Drive (10MB drive AT 4.3GB, disk drive ST412 10MB full height drive 1975 8-inch floppy disk (800k) 1962



From left to right in the front row: An 8 inch drive, a 5 inch full height drive, a 5 inch half height drive and a 3 inch 1.44 MB drive.

IBM 24 inch drive 1301

Capacity: 50MB access time: 200 msec 535 bits/ inch × 50 tranck/inch =26,500 bits/ inch2



nttp://nistory.sandiego.edu/gen/recording/mag/p0.h http://www.arcula.demon.co.uk/perf3.htm



I大磁気抵抗効果を使った超高感度磁気ピックアッ





新庄輝也著「人工格子入門」 内田老鶴圃,2002より引用 http://pc.watch.impress.c o.jp/docs/2004/0309/alps .htm http://www.hqrd.hitachi.co.jp /crl/nrd/02nrd5-1.pdf

28. Oct., 1998.

announced 3.5

inch HDD (Hard

disk drive) using

http://pc.watch.im

press.co.jp/docs/a rticle/981028/ibm.

Japan IBM

GMR head.

htm

ミシールド

120 nm

TMR

下部電極兼シールド



日本国際賞 April, 2007

"for the discovery of Giant Magnetoresistance"



Photo: U. Montan

Albert Fert

1/2 of the prize

France

Université Paris-Sud; Unité Mixte de Physique CNRS/THALES Orsay, France



Photo: U. Montan

Peter Grünberg

1/2 of the prize

Germany

Forschungszentrum Jülich Jülich, Germany

Congratulation !!



Prof. A.Fert

Suzuk

Challenge to single-crystal TMR



S. Yuasa, Y. Suzuki et al: *Nature Materials* **3**, 868 (2004). Cross-sectional transmission micro-scope images of Tunneling Junctions

室温におけるトンネル磁気抵抗効果の進歩



磁気記録の発展(家電)

2011 Video recorder with 5 T bite Hard disk



2. 小さな磁石の不思議な世界 磁石は流れる(スピン流)





スピン → 自転 → 磁石 (角運動量)









3. グリーンITの必要性

急増する IT 機器のエネルギー消費

The New Hork Times

Business Day Technology

Google Details, and Defends, Its Use of Electricity



A Google data center in Hamina, Finland, is housed in a former paper mill.

By JAMES GLANZ Published: September 8, 2011

<u>Google</u> disclosed Thursday that it continuously uses enough electricity to power 200,000 homes, but it says that in doing so, it also makes the planet greener.

RECOMMEND TWITTER LINKEDIN Every time a person runs a Google search, watches a YouTube video or sends a message through Gmail, the company's data centers full of computers use electricity. Those data centers around the world continuously draw almost 260 million watts about a quarter of the output of a nuclear power plant.

Up to now, the company has kept

statistics about its energy use secret. Industry analysts speculate it was because the information was embarrassing and would also give competitors a clue to how Google runs its operations.

While the electricity figures may seem large, the company asserts that the world is a greener place because people use less energy as a result of the billions of operations carried out in Google data centers. Google says people should consider things like the amount of gasoline saved when someone conducts a Google search rather than, say, drives to the library. "They look big in the small context," Urs Hoelzle, Google's senior vice president for technical infrastructure, said in an interview.

Google says that people conduct over a billion searches a day and numerous other downloads and queries. But when it calculates that average energy consumption on the level of a typical user the amount is small, about 180 watt-hours a month, or the equivalent of running a 60-watt light bulb for three hours. The overall electricity figure includes all

COMMENTS SUDI IN TO EL MAR, PRINT REPRINTS SHARE

ALEXANDER PAYNE

SIDEWAY

Enlarge This Image

Google





Paul Sakuma/Aveotated Press Urs Hoelzle, a Google service vice president, said context mattered in energy statistics.

ハードディスク(HDD)は膨大なエネルギーを消費している

パソコンの消費電力の約10%は HDD データセンターは、全米の総電力の 約2% を消費





ストレージの消費電力を削減するには?

(1) HDD を 固体ストレージ (SSD) で置き換える

しかし、SSDはビット単価が高いことが難点. 今後も当面は HDDがストレージの主流.



(2) 3.5インチHDD を 2.5インチHDDで置き換える

2.5インチHDDの消費電力は、3.5インチHDDに比べて僅か5分の1
2.5インチHDDを主流デバイスにするには、HDDの*高記録密度化*が不可欠

產総研 湯浅新治博士作成

急増する IT 機器のエネルギー消費



世界のIT機器の総消費電力は、2025年には 4.6兆kWh に達すると予想 される。 これは、全世界の電力消費量の15%(地球上の総エネルギー 消費の6%)に相当する。

IT機器の低消費電力化(グリーンIT)が極めて重要

產総研 湯浅新治博士作成



MgO-TMRヘッドと垂直磁気記録のお陰でHDDが高記録密度化した結果、 2.5インチHDDで大半の用途をカバーできるようになった

→ ストレージ・デバイスの消費電力を 5分の1 に削減できる

産総研 湯浅氏 作成

4. 高速不揮発性メモリと グリーンIT

揮発性から 不揮発性への パラダイム・シフト













コンピュータの 待機電力の内訳

(モバイル・パソコン & パワー・ゲーティングCPU の場合)





5. 磁石は流れる — スピン流磁化反転—

磁化(反転)の方法









1819 H. C. Ørsted



Magnesiaのポスターを指差す P. Grünberg博士







スピン流磁化反転の例



FIG. 1. Schematic of pillar device with Co (dark) layers separated by a 60 Å Cu (light) layer. At positive bias, electrons flow from the thin (1) to the thick (2) Co layer.



Albert et al., PhysRevLett.89(2002)226802



1mm²の電線に, 400,000 A *!!*









$$\frac{d\mathbf{L}}{dt} = \vec{\mathbf{r}}_1 \times k(\vec{\mathbf{r}}_2 - \vec{\mathbf{r}}_1) + \vec{\mathbf{r}}_2 \times k(\vec{\mathbf{r}}_1 - \vec{\mathbf{r}}_2) = 0$$

地球と土星の間に引力が働くと、 それぞれの角運動量は変化するが 全角運動量は保存する. 従って、地球と土星の間で 角運動量のトランスファーがおこる. 電子スピンでも相互作用が働くと それぞれの角運動量は変化するが 全角運動量は保存する. この場合も、二つのスピン間で角運動量の トランスファーが生じる.



Molecular Beam Epitaxy chamber



Suzuki lab. Department of Materials Engineering Science, F117



図5 エビタクシャル成装取い構造し、RHEED 強進振動の限係 (*)完全な層状成長(2)に最大面立手層の占妊娠)。 (5)通常の***クラシャル成長における表面構造。 (c)())に対応するRHEEFに対策は。

新庄輝也著 「人工格子入門」 内田老鶴圃, 2002

図6 Fe/Au人工格子作製中の RHEED 強度の振動(52 回膜作製を繰り返した後も 原子層ごとの強度振動が観測されている)¹⁵⁾

時間(秒)

Y. Suzuki et al., Applied Surface Science, 60/61 (1992) 820





超高速スピン注入磁化反転の実現と新しい機能



歳差運動の増幅と 磁化の反転

阪大グループ・産総研チームの成果 トンネル素子の量子サイズ効果(産総研) 巨大トンネル磁気抵抗効果の実現(産総研) 室温高速(200psec)スピン注入磁化反転 (産総研、ソニー、パリ南大) スピントルクダイオード効果(産総研) 負性微分抵抗と増幅作用(産総研) 高出力高周波発振 スピントルクの解明 室温固体素子における電圧磁化制御 電流磁場型スピントランジスタ 電圧高速双方向磁化反転 電圧磁気共鳴



- S. Yuasa, Y. S. et al, Science 2002.
- S. Yuasa, Y. S., et al., Nature Mat. 2004.
- A. Tulapurkar, Y. S., et al. Appl. Phys. Lett., 2005.
- A. Tulapurkar, Y. S. et al., Nature 2005.
- A. Deac, Y. S. et al., Nature Materials 2008
- H. Kubota, Y. S. et al, Nature Physics 2008
- T. Maruyama, Y. S., et al., Nature Nanotech 2009
- K. Konishi, Y. S., et al, APEX 2010
- Y. Shiota, Y. S., et al., Nature Mat. 2012
- T. Nozaki, Y. S., et al., Nature Phys. 2012

東芝がGビット級のスピン注入型MRAMの基盤技術を確立、書き 込み電流の低減とMR比の向上を両立

2011/07/04 21:00 大下 淳一=日経エレクトロニクス

東芝は、Gビット級のスピン注入磁化反転型MRAM(STT-MRAM:spin torque transfer MRAM)を実現するための 基盤技術となる、垂直磁化方式の特性の優れたMTJ(磁性ト ンネル接合)素子を開発した。データ書き込み電力を決める 書き換え電流密度を従来比1/6の5×10⁵Acm⁻²に低減した ことに加えて、データ読み出し余裕度を決めるMR(磁気抵 抗)比を従来の15%から200%へ大幅に改善した。

東芝は「今回の成果をベースに、従来の要素技術開発から 製品開発へ踏み出す」(同社研究開発センターデバイスプ ロセス開発センター 技監の與田博明氏)としており、Gビット 級のSTT-MRAMを今後3~4年以内に製品化したい考え だ。書き換えや読み出しの頻度が高いランダム・アクセス・デ



🖴 🔊 🖾 😔 🖊 🥥 🗬 🔛 😭 🖪



冨田博之君 (博士前期課程3 年)が、IEEE EDS Kansai Chapter MSFK Award (Student Award)を受賞

今回の成果の一部は、2010年度末にプロジェクトが終了したNEDO(新エネルギー・産業技術総合 開発機構)の委託事業「スピントロニクス不揮発性機能技術プロジェクト」において、東芝が、産業技術 総合研究所、東北大学、大阪大学、電気通信大学との共同研究を通じて開発したもの。

> 日経テックオン http://techon.nikkeibp.co.jp/article/NEWS/20110630/193009/

6. 電圧による磁化の制御 スピントロニクスのCMOS版?

Introduction

In the practical applications, it is important to operate the devices with **low power consumption**.



Several approaches 1

Ferromagnetic semiconductor

Problem for practical devices

- Mechanical distortion
- Low temperature
- Complicated material

Several approaches 2

Magnetic anisotropy change in ferromagnetic metal

Electron filling of 3*d* orbitals at the surface of magnetic layer is changed by the voltage application.

How can we switch the magnetization by electric field?

How can we switch the magnetization by electric field?

LLG equation

$$\frac{d\boldsymbol{m}}{dt} = \boldsymbol{\gamma}\boldsymbol{m} \times \boldsymbol{H}_{eff}(V) - \boldsymbol{\alpha}\boldsymbol{m} \times \frac{d\boldsymbol{m}}{dt} \left(\boldsymbol{H}_{eff} = -\nabla \boldsymbol{E}_{mag} + \boldsymbol{H}_{Thermal}\right)$$

Magnetic energy :
$$E_{mag} = \frac{1}{2} \left(H_c y^2 + H_{s,perp}(V) z^2 \right) - \boldsymbol{m} \cdot \left(\boldsymbol{H}_{ext} + \boldsymbol{H}_{dipole} \right)$$

 $H_{s,perp}(0 \text{ V/nm}) = 1400 \text{ Oe}$

< Calculated trajectories >

Switching probabilities

- oscillate depending on τ_{pulse} .
- become smaller for longer τ_{pulse} .

TMR curve under tilted (6 °) magnetic field

Results

Only **negative** pulse voltage excites the dynamic switching due to the induction of perpendicular magnetic anisotropy.

Results AP Ρ

(Magnetization was always initialized to AP state before pulse voltage application)

Power consumption

$$Power = I_{leakage}Vt + CV^2$$

	Our device (200 × 800 nm ²)	UCLA. ^[1] (?)	Ideal device (¢30 nm)	STT-MRAM ^[2] (\$0 nm)
I _{leakage} Vt	260 [fJ]		0 [fJ]	
CV^2	50 [fJ]		~ 0.05 [fJ]	
Total	310 [fJ]	1/10 of STT		
Total (\$30 nm)	1.4 [fJ]		~ 0.05 [fJ]	90 [fJ]

[1] J. G. Alzata et al., IEDM2012[2] Toshiba Co., IEDM2012

When the switching was done only thorough the electric field effect, writing energy consumes only **sub-fJ**.

スピントルクトランジスタのFan-outのスケーリング

